

Micro PLC EPL101

PLC su scheda 11 Input / 9 Output

Scheda PLC a giorno programmabile con logica Ladder. In un singolo dispositivo sono presenti CPU e alimentatore con doppio primario da 24 V AC o 230 V AC, ingressi e uscite digitali e ingressi analogici con uscita in tensione 0...5 V. L'ambiente di programmazione Ladder PLprog è strutturato in blocchi funzione di semplice utilizzo, con funzionalità di conteggio, temporizzazione e regolazione PID.



Questo dispositivo traduce la logica PLC ed i relativi vantaggi di integrazione e semplificazione cablaggio in una soluzione che risulta estremamente competitiva sia per prototipi che per produzioni in serie.

Caratteristiche generali

Dimensioni	Scheda a vista, 151x80 mm
Alimentazione	24/230 VAC $\pm 15\%$ 50/60Hz da trasformatore a doppio primario
Consumo	5VA
Condizioni ambientali	Temperatura 0-45 °C, umidità 35..95 uR% (senza condensa)
Peso	Circa 280 g
Cablaggio	Morsetti ad estrazione e Plug
Connessione per visualizzatore	Connettore a 52 poli per schede terminali personalizzate per l'applicazione

Ingressi

4 Analogici	Selezionabili per Termocoppie K, J, S, R, T, E, B (40000 punti, compensazione automatica del giunto freddo 0..50°C, precisione @25°C $\pm 0,3\%$ F.S.), PT100, Ni100 (50000 punti), 0/4..20mA (50000 punti), 0..1 V (50000 punti)
7 Digitali	6 ingressi PNP + 1 Ingresso NPN
2 Ingressi per Encoder	1 Encoder bidirezionale sovrapposto a 2 ingressi PNP (fino a 1 KHz), 1 Encoder monodirezionale sovrapposto a ingresso NPN (fino a 2 KHz)

Uscite

Relè	5 relè 5A - 250VAC carichi resistivi + 1 relè 16A - 250VAC carichi resistivi
Analogica	0..5V - 20mA max (risoluzione 8bit, 256 punti)
2 Digitali	Open-Collector, max 20mA
Porte di comunicazione	1 seriale RS232 su plug + 1 seriale RS485 su Plug o su morsetto estraibile

Caratteristiche Software

Programmazione logica di funzionamento	Software Pixsys PLProg, diagrammi Ladder; 128 marker (relè logici), 64 bistabili, 96 timer 16 bit, 32 contatori up-down, funzioni matematiche e logiche, funzioni rescale, contatto su bit
Protocolli di comunicazione	Modbus RTU master/slave; modalità Free-Port per protocolli Modem o dispositivi proprietari
Memoria	64Kbyte Flash per programmazione, Ram da 400 Byte (200 word) a ritenzione (fino a 6 mesi), EEPROM da 256byte (128 word), memoria dati MMC esterna 32Kbyte opzionale
Orologio	Real-Time clock con batteria di Back-up (Opzione cod. EPL101-RTC)
Algoritmi regolazione ingressi analogici	P, PI, PID, PD

Codici d'ordine

EPL101-1AB-N	PLC 4 Ingr. Analogici + 6 Digitali PNP + 1 Digitale NPN + 6 Relè + 2 Uscite Digitali + 1 Uscita Analogica 0..5V / Alim. 24/230V AC
KIT-MORS-EPL101	Kit morsetti per EPL101
2100.30.010	M.c. aggiornamento serie PL250-PL260-PL300-EPL101
2100.30.011	Memoria espandibile 32k PL250
EPL101-RTC	Timer per EPL 101
SB-TERM5	LED Display per EPL101 (5 Digits, 6 keys, 5 led)
2100.10.006	Tool di programmazione per PL250 - PL260